

FPGA で組み込み OS を活用する

- Nios とμ Clinuxを実装したシステム LSI の実現

中根隆康,福島雅史

ここでは、FPGAに実装したソフト・マクロのCPUを使って Linux を動作させる。CPU コアとして米国 Altera 社の 「Nios II」、Linux ディストリビューションとしては 「μClinux」を利用する。FPGA ボードで Linux カーネルを動作させた後、CompactFlash から起動できるようにする。 (編集部)

最近,組み込みシステムの世界でもLinuxを活用する場面が増えています.Linuxの良いところは,オープン・ソースで誰でも自由に使えることと,コミュニティで作られているドライバなどを利用できることです.しかし,コーディング・ルールや試験方法などが明確に定められていないため,これらのソース・コードは,一貫性に欠けているように見えます.また,Linuxをビルドするためのmakefileも構造が複雑になり過ぎていて,初めてLinuxを導入しようとする方は少々戸惑うかもしれません(同じオブジェクトを何度もコンパイルするような構造のものもある).

それでも Linux が備えているネットワーク系のプロトコル・スタックやサーバ・アプリケーションを利用できるのは,かなりの魅力といえます.

1. ソフト・マクロの CPU と組み込み Linux

今回は,米国 Altera 社のソフト・マクロの CPU「Nios」で,組み込み Linux を動作させます^{注1}.

Nios は32 ビットの命令セット,32 ビットのデータ・ バス,32 個の外部割り込みソース,最大2G バイトの外部 アドレス空間,最大256個のカスタム命令を持ったRISC プロセッサです.高速版(Nios /f),標準版(Nios /s), エコノミ版(Nios /e)の3種類の構成を選択できます.今 回は,Nios /sを使いました.

ソフトウェア開発は, Eclipse と GNU のコンパイラをベースとした総合開発環境(IDE)で行います.

組み込み Linux には,いろいろなディストリビューションがあります.しかし Nios 用となると限られてしまいます.今回は一番実績がありそうな µClinux を搭載します.

● MMU を持たないマイコン向けの Linux

μClinux は, Embedded Linux / MicrocontrollerProject (http://www.uclinux.org/)によって,米国 Motorola 社 (現在は米国 Freescale Semiconductor 社)の Dragon Ball (MC68328)を搭載する PDA「PalmPilot」向けに開発されたものです.

Linux は仮想メモリを使うことが前提になっているため,MMU(Memory Management Unit)を持たないプロセッサでは動作させられませんでした.この仮想メモリを物理ページ管理に変更して,MMUを持たないプロセッサでも動作できるようにしたものが µClinux です.そのため,残念ながら fork(プロセスのクローン生成)というUNIX 系ではよく使われる機能が削除されています.

μClinux の構造を図1に示します.

注1:米国 Xilinx 社の MicroBlaze を使った組み込み Linux システムには, 例えば,アットマークテクノの「SUZA KU(朱雀)」がある.

KeyWord

FPGA , ソフト・マクロ , CPU コア , Nios , μ Clinux , カーネル , CompactFlash

● Nios II対応の µ Clinux

Nios に対応する µ Clinux は2種類あります.

- uclinux.org(http://www.uclinux.org/)からダウンロードできるフル・ソース・ディストリビューション(µClinux-dist-20070130.tar.gz)
- Nios ForumのµClinux Forumからダウンロードできる
 Nios IDEのプラグイン(nios2linux-1.4.zip)

Nios Forumのほうは,本稿執筆時にはNios IDE バージョン 5.0 をターゲットにしたものです 12 .このため,

アプリケーション						
システム・コール・インターフェース						
ターミナル	ファイル・システム		ネットワーク	IPC	プロセス管理	
仮想メモリ管理		ページ管理		スケジューラ		
ハードウェア依存部						
ハードウェア(MMUなし)						

図1 µClinux システムの構造

灰色の部分がµ Clinux カーネル.

最新のバージョン 7.1 では利用できません.そこで今回は,uclinx.org のものを利用します(p.58 のコラム「 μ Clinux の入手と開発環境のセットアップ」を参照).

uclinx.orgの μ Clinuxを実装する際には,開発環境に注意しなければなりません.ハードウェアの設計はWindowsで動作するQuartus を使えますが,ソフトウェアはLinux環境を使う必要があります(p.59のコラム「開発環境について」を参照).Windows環境しかない場合は,coLinuxが必要です(2).

Windowsのファイル・システムがファイル名の大文字, 小文字を区別しないためです. µclix.orgのµClinuxのディストリビューションの中には,同じ名前で大文字と小文字のファイルが存在しています.

注 2 Microtronix Datacom 社のホームページ(http://www.microtronix.com/)にバージョン7.0版が一度リリースされたが,すでになくなっている.理由は不明.

コラム

μ Clinuxの入手と開発環境のセットアップ

GNU 開発環境

μClinuxのビルドにはGNUの開発環境を使用します.通常では Nios 用にクロス開発環境を構築する必要がありますが, Nios Community Wikiにバイナリが用意されています(http://nios wiki.jot.com/WikiHome/OperatingSystems/BinaryToolchanのnios2gcc.tar.bz2).

μClinux ディストリビューション

今回使用するディストリビューションはuclinux.orgで公開されているものです(http://www.uclinux.org/pub/uClinux/dist/のuClinux_dist20070130.tar.gz).

さらにNios Community Wiki にあるNios 用のパッチ・ファイルを適用します

(http://nioswiki.jot.com/WikiHome/OperatingSystems/UClinux Dist @uClinux-dist-20070130-nios2-02.diff.gz) .

ファイル(\underline{F}) 編集(\underline{F}) 表示(\underline{V}) 端末(\underline{T}) タブ(\underline{B}) ヘルプ(\underline{H})

[fukushima@linux ~]\$ nios2-linux-uclibc-gcc -v
Reading specs from /opt/nios2/lib/gcc/nios2-linux-uclibc/3, 4,6/specs
Configured with: /root/buildroot/toolchain_build_nios2/gcc-3, 4,6/configure --pre
fix=/opt/nios2 --build=i386-pc-linux-gnu --host=i386-pc-linux-gnu --target=nios2
-linux-uclibc --enable-languages=c --enable-shared --disable-_cxa_atexit --enab
le-target-optspace --with-gnu-ld --disable-nls --enable-threads --disable-multil
ib --enable-cxx-flags=-static
Thread model: posix
gcc version 3,4,6
[fukushima@linux ~]\$

図A nios2-linux-uclibc-gcc バージョン情報

GNU ツールのセットアップ

次にダウンロードしたツールをインストールします.ツールを保存したディレクトリへ移動し,管理者権限でログインし,以下のコマンドを実行します(#はコンソールのプロンプト).

tar jxf nios2gcc.tar.bz2 -C/

ツールは/opt/nios2以下に展開されます.

次に環境変数の設定を行います..bash profileに,

export PATH = \$PATH:/opt/nios2/bin

を追加します.また,よく使用するsdk_shell(Altera社が提供する 開発ツールに付属する Nois のコマンド・シェル)も追加します.

export PATH = \$PATH:/opt/Altera71/NiosIIEDS

環境変数の設定を適用させるためには, Linux パソコンの再起動が必要です.確認のため,

nios2-linux-uclibc-gcc -v

を実行します.**図**Aのようなメッセージが表示されれば,インストールは完了です.

ディストリビューションの解凍

カーネルの解凍とビルドは一般ユーザ権限で実行します.

まず, μ Clinux のディストリビューションを解凍するディレクトリを作成します.筆者は/home/nios2_uClinux ディレクトリを用意しました. μ Clinux ディストリビューション・ファイルを nios2_uClinux へ移動し,解凍します.

tar zxvf uClinux-dist20070130.tar.gz

/home/nios2_uClinuxの下にuClinux-distディレクトリが作成され,その下にディストリビューション一式が解凍されます.

特集 1 "FPGAマイコン"を 効果的に使う

2. μClinuxをFPGA単体で動かしてみる

Nios で μClinux を動かすまでの手順の概要を**図**2に示します.

ハードウェアとして,今回は,Altera社の「Nios 開発キットStratix エディション」に付属するFPGAボードを使用します.FPGAに実装する回路(Nios を含む)としては,Nios EDS(EDS: Embedded Design Suite)に付属するサンプル・プロジェクト standard を使います..sofファイルを以下の手順でフラッシュ・メモリに書き込んでおきます.

\$sof2flash--input=NiosII_stratix_
1s10_standard.sof--output=NiosII_
stratix_1s10_standard.flash-offset0x600000

\$nios2-flash-programmer--base=
0x00000000 NiosII_stratix_1s10_
standard.flash

● カーネルの設定

作業ディレクトリ(今回は μ Clinux-dist とする)に移動し, Nios 用のパッチ・ファイルを適用します.

カーネルの設定には, config, menuconfig, xconfigの3種類の方法があります. 本稿ではmenuconfigを使用します(xconfigは使用できなかった).

カーネルの設定手順を図3に示します.

● メモリとアドレス・マップの設定

メモリの設定とアドレス・マップの設定を行います. FPGAのプロジェクト内に生成されたPTFファイルを使用します.

コラム

FPGA ボードには,Altera 社の「Nios 開発キット Stratix エディション」を使用しました.図B にキットに付属する FPGA ボードのプロック図を示します.今回使用する μ Clinux ディストリビューションでは,Nios 開発キットの Cyclon,Cyclon ,Stratix の各エディションやサードパーティが提供している FPGA ボードもサポートされています.

開発用のパソコンとして,今回はWindows XP SP2とLinux (Fedora Core 6)の2台を用意しました.

Windowsパソコンには, Altera社の FPGA 開発ツール Quartus v7.1 Web Editionと MegaCore IPライブラリ, Nios EDSを,

開発環境について

LinuxパソコンにはLinux版のQuartus v7.1とMegaCore IPライブラリ, Nios EDSをインストールしています.

Linux 版のサポート OS は Red Hat Linux Enterprise 3 & 4となっていますが,本稿の範囲では Fedora Core 6で動作しています.ただし,ダウンロード・ケーブルについては ByteBlastor のドライバがインストールできなかったため, USB Blastorを使用しています.

Linux パソコンと FPGA ボードは , FPGA コンフィグレーション 用のJT AG ダウンロード・ケーブルで接続します .

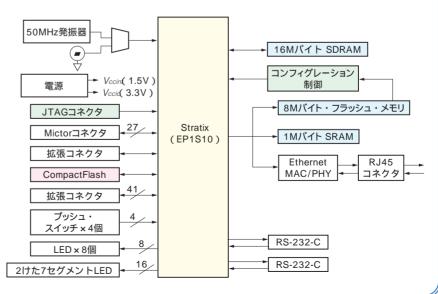
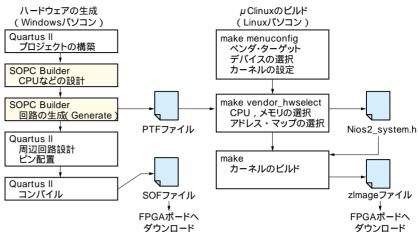


図 B 使用したFPGA ボードのブロック図

Nios 開発キット Stratix エディションに付属の FPGA ボードを使用した .



义2 μClinux **を動かすまでの手順の概要** 開発環境として,WindowsパソコンとLinuxパソコンが 必要. ダウンロード

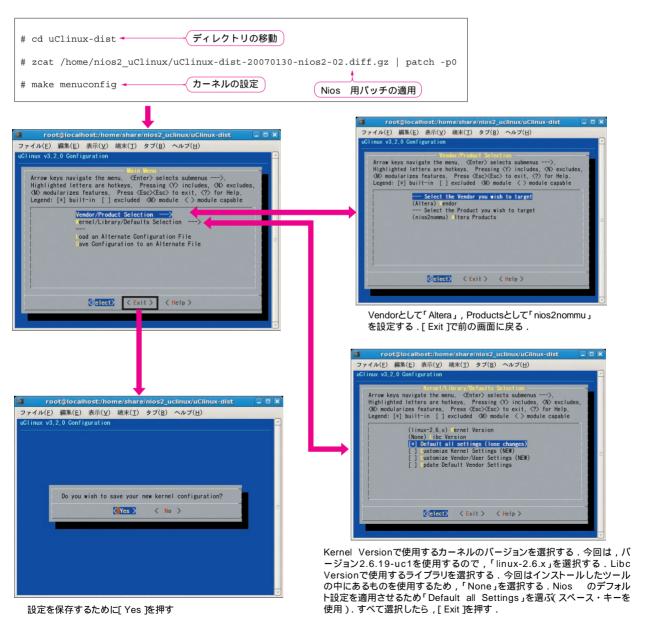


図3 カーネルの設定手順

特集 1 "FPGAマイコン"を 効果的に使う

make vendor_hwselect SYSPTF = ~/
standard/NiosII_stratix_1s10_standard.
ptf

「Please select which CPU you wish to build the kernel against」では,カーネルを実行するCPUを指定します.今回は「(1)cpu_class: altera_nios2 Type:S」を選択します.

「Please select a device to upload the kernel to」では,カーネルを保存するデバイスを指定します.今回は「(1) ext_flash class: altera_avalon_chi_flash」を選択します.「Please select a device to execute kernel to」カーネルをロードして実行するデバイスを指定します.μ Clinuxを実行するには最低でも2M バイト程度のRAM が必要になるので「(3) sdram class: altera_avalon_new_sdram_controller」を選択します.

アドレス・マップの設定のために, SOPC Builder から出力されたPTFファイルを指定します.これより, Make時にPTFファイルの情報から nios2_system.h が自動的に生成されます.

● カーネルのビルド

 μ Clinux カーネルを生成(ビルド)します.手順を**図**4に 示します.作業ディレクトリの images の中にzImage ファイルが生成されます.これが μ Clinux システムのイメージです.

今回の設定では μ Clinux カーネルが起動時に使用するルート・ファイルは , このイメージ・ファイルに組み込まれています $^{\pm 3}$.

μClinuxシステムの起動

zImage ファイルはSDRAM へダウンロードします. FPGA ボードの電源を投入すると,フラッシュ・メモリ

注3:ルート・ファイルは linux が起動するときに必要とするファイル・システム・主に必要なものとして/bin,/home,/etc,/devなどがある。これは make 実行時に μ Clinux-dist/romfs 以下に生成される。またイメージ・ファイルへの組み込みについて は make linux image 実行時に 行われる・イメージ・ファイルに組み込むか組み込まないかについては、カーネルの設定時に指定できる(デフォルトでは組み込む).

mkdir romfs イメージ・ファイルを生成するための ディレクトリ作成 # make # make linux image

図4 カーネルの生成

のコンフィグレーション・データにより FPGA に回路情報 が書き込まれます.次にアプリケーション・データ(プログラム)がフラッシュ・メモリから読み込まれ動作を開始 します(プログラムが書き込まれていない場合は動作しない).この時点でダウンロード・コマンド(nios2-download)を実行すると SDRAM ヘダウンロードが開始します.

3. CFカードからμ Clinux を起動する

今回使用した FPGA ボードには, CompactFlash(CFカード)用のコネクタが実装されています.ここでは, μ Clinux を CompactFlash から起動する方法を説明します.

● CompactFlash インターフェース回路の生成

これまで使用していた standard プロジェクトには , CompactFlash の回路が含まれていないため , そのままで

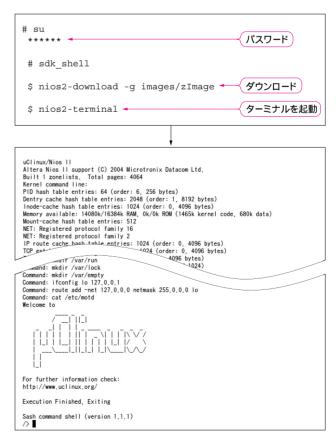


図5 μ Clinux システムのダウンロードと起動

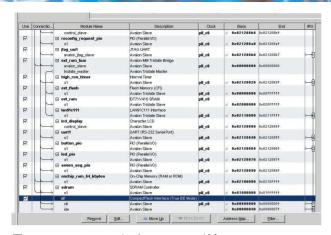


図6 CompactFlash インターフェースの追加

Quartus のIPコア管理機能であるSOPC Builder を使う. CompactFlash インターフェース回路は標準で用意されている. ベース・アドレスは ctl が 0x800000, ide が 0x800040, 割り込みは7と8 に設定する.

は利用できません、そこでCompactFlash 用のハードウェアを追加します。

ハードウェアの生成には Windows 環境を使用します. standard プロジェクト・ファイルを作業フォルダにコピーし, プロジェクトを開きます.

Compact Flash インターフェース回路は, IPコアとして Nios 開発システムに標準で付属しています. Quartus の IPコア管理機能の SOPC Builder を使い,「Compact Flash Interface(True IDE Mode)」を追加して,ベース・アドレスと割り込みを設定するだけです.今回はベース・アドレスは ctl が 0x800000, ide が 0x800040,割り込みは7と8に設定しました(図6).

CompactFlash インターフェースのピン配置は,FPGAボードの回路に合わせて指定します.ここで Assignments Editor を起動すると,Quartus の以前のバージョンのものと思われる間違った信号名が追加されます.実際に使用する信号名はstandard_cfフォルダのNios _stratix _1s10_standard.bsfファイルに記述されているので,信号名を修正します.また,標準機能のLCDモジュールとCompactFlashのピンが重複しているところがあるので,LCDのピンをJ12からJ15へ変更します.

コンパイルを行い,完成したプロジェクトー式 (standard_cfフォルダ)をLinux環境へコピーします.

● CompactFlash の準備

ルート・ファイルは, make 実行時に生成されますが,

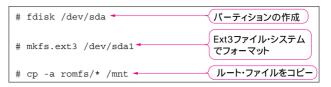


図7 CompactFlash の準備

使用する CompactFlash は,Linux パソコンを使ってフォーマットし,データを書き込んでおく.



図9 CompactFlash にデバイス・ファイルをコピー /> は μ Clinux のプロンプト .

/dev 以下に必要なデバイス・ファイルだけは生成されません.デフォルト設定のときは μ Clinux 起動時に romfs_listファイルから生成しています.Compact Flash から起動する場合は,これらのすべてのファイルを Compact Flash に保存する必要があります.そこで,Compact Flash のドライバを追加した μ Clinux カーネルを生成・起動し,Compact Flash をマウントして/dev 以下のファイルをコピーする必要があります.

Linux パソコンに Compact Flash を接続します. 筆者の環境では/dev/sda と認識されました. オート・マウントされた場合はアンマウントしてください. 手順を図7に示します. これでルート・ファイルはほぼでき上がりです.

次に/dev 以下のデバイス・ファイルを用意します.まず,FPGA 単体で動作する μ Clinux に Compact Flash のドライバを組み込みます.手順を図8に示します.また,FPGA の回路を変更するため,フラッシュ・メモリを書き換えるか,SOF ファイルを FPGA に直接書き込みます. zImage ファイルをダウンロードして μ Clinux を起動します.図9の手順で,/dev 以下のデバイス・ファイルを Compact Flash の/dev にコピーすれば,Compact Flash の準備は完了です.

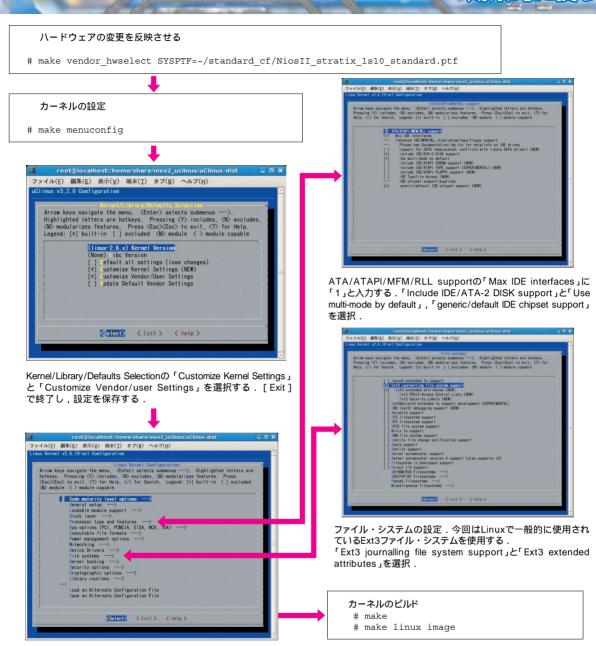
● CompactFlash 起動のカーネルのビルド

CompactFlash から起動するカーネルを作成します. 図 8 と同様に ,

make menuconfig

で設定を行います. Kernel/Library/Defaults Selectionで

特集 1 "FPGAマイコン"を 効果的に使う



カーネルの設定メニュー 図8 CompactFlash **ドライバ付きのカーネルのビルド**

は「Customize Kernel Settings」にチェックを入れ,[Exit]で設定を保存します.カーネルの設定メニューでは,Processor type and featuresのDefault kernel command stringに「root=/dev/hda1 rw」と入力します[図10(a)].また,ramfsの設定を解除するためGeneral setupの「initramfs source file(s)」の記述を削除しまず[図10(b)].

● CompactFlash から µClinux を起動

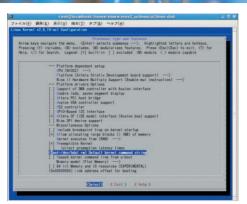
zImage ファイルをダウンロードして , コンソールに25

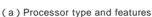
と同様のメッセージが表示されれば起動完了です.

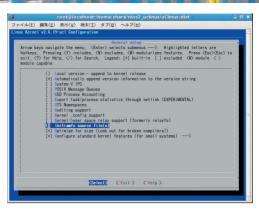
動作の様子を写真1に示します.LCDに文字が表示されていますが,これは筆者が別のボード用(汎用マイコン)にとりあえず動かすために作ったLCDドライバを移植したものです.カーネルの設定メニューに「Nios LCD 16207 device support」という項目があります.makefileを読んでみたところ,チェックを入れてもドライバは組み込まれないようなので,自作のものを組み込みました.

● まとめ

今回はすでに用意されている IP コアやデバイス・ドライ







(b) General setup



写真1 μClinux が動作して いるFPGA ボード

図10

の設定

CompactFlash 起動のカーネル

図8と同様にビルドする.図8 の設定メニューからの設定内容を示す.

バなどを使用したため、比較的簡単に実装できました.実際に組み込み用途で使用する場合には、さまざまな周辺機能が接続されます.現在はNios のパラレルI/Oを使用してリアルタイム・クロックの接続を行っていますが、今後はUSBなども試したいと思っています.

参考として,今回実装したバイナリ・ファイルの大きさを**表**1に示します.

本来の Linux であれば , ブート・ローダ(GRUB , U-BOOT , Redboot など)を使用して , Linux のバイナリ・ファイルをハード・ディスクなどからロードし , RAMへ展開して起動します . μClinux でも同様ですが , 今回は直接 SDRAM ヘバイナリ・ファイルをダウンロードして起動しています .

表1 パイナリ・ファイルの大きさ

カーネルの設定	バイナリ・ファイル (Kバイト)	備考
デフォルト設定	1,213	ルートを含むため容量大
CFルート	798	

また多くの場合, Nios のアプリケーション・ソフトウェアは,外部フラッシュ・メモリから FPGA 内部メモリまたは外部メモリ(SDRAM など)に展開して動作します.このため, FPGA の起動時に μ Clinux も起動します.筆者も μ Clinux のバイナリ・ファイルをフラッシュ・メモリへ書き込んで動作確認しています⁽⁶⁾.

Linux を使えば、ネットワークを活用するシステムの設計効率が上がります。本システムをさらに活用したシステムについては、機会を改めて紹介したいと考えています。

参考・引用*文献

- (1) Nios Development Board Reference Manual, Stratix Edition, ver 1.1, Oct. 2004.
- (2) Quartus II Handbook Volume 5: Embedded Peripherals , ver 7.1 , May 2007 .
 - http://www.altera.co.jp/literature/lit-nios2.jsp
- (3) uClinux-dist Developers Guide Version 1.3.0. http://suzaku.atmark-techno.com/downloads/all/&dir =/doc
- (4) Jonathan Corbet, Alessandro Rubini, Greg Kroah-Hartman, LINUX デバイスドライバ,第3版,オライリージャパン.
- (5) Nios Community Forum, http://www.niosforum.com/index.php
- ($\bf 6$) Nios Community Wiki , <code>http://nioswiki.jot</code> . <code>com/WikiHome</code>

なかね・たかやす (株)ネクスト・ディメンション ふくしま・まさふみ 東京計器工業(株)